This Page Is Inserted by IFW Operations and is not a part of the Official Record

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images may include (but are not limited to):

- BLACK BORDERS
- TEXT CUT OFF AT TOP, BOTTOM OR SIDES
- FADED TEXT
- ILLEGIBLE TEXT
- SKEWED/SLANTED IMAGES
- COLORED PHOTOS
- BLACK OR VERY BLACK AND WHITE DARK PHOTOS
- GRAY SCALE DOCUMENTS

IMAGES ARE BEST AVAILABLE COPY.

As rescanning documents will not correct images, please do not report the images to the Image Problem Mailbox.

Priority Applications (No Type Date): JP 83241263 A 19831221

Patent Details:

Patent No Kind Lan Pg Main IPC Filing Notes

JP 60133779 A 3

Title Terms: INTEGRATE; CIRCUIT; TYPE; SEMICONDUCTOR*; LASER; OPTICAL;

GUIDE; FORMING; DIFFRACTED; LATTICE; OPTICAL; RESONANCE; AXIS; DIRECTION;

DIFFERENTIAL; NOABSTRACT

Derwent Class: U12; V08

International Patent Class (Additional): H01S-003/18

File Segment: EPI

1/5/4 (Item 4 from file: 351)

DIALOG(R)File 351:Derwent WPI

(c) 2003 Thomson Derwent. All rts. reserv.

004373677

WPI Acc No: 1985-200555/198533*

Semiconductor*laser device for optical communication - has emission

portions controlled inlateral*mode on same plane and optically

connected using diffraction* grating No Abstract Dwg 3/3

Patent Assignee: HITACHI LTD (HITA)

Number of Countries: 001 Number of Patents: 001

Patent Family:

Patent No Kind Date Applicat No Kind Date Week

JP 60126881 A 19850706 JP 83233666 A 19831213 198533 B

Priority Applications (No Type Date): JP 83233666 A 19831213

Title Terms: SEMICONDUCTOR*; LASER; DEVICE; OPTICAL; COMMUNICATE; EMIT;

PORTION; CONTROL; LATERAL; MODE; PLANE; OPTICAL; CONNECT; DIFFRACTED;

GRATING, NOABSTRACT

Derwent Class: U12; V08

International Patent Class (Additional): H01S-003/18

File Segment: EPI

1/5/5 (Item 1 from file: 347)

DIALOG(R)File 347: JAPIO

(c) 2003 JPO & JAPIO. All rts. reserv.

06736914 **Image available**

OPTICAL SIGNAL DETECTOR AND OPTICAL PICKUP DEVICE

PUB. NO.: 2000-322761 [JP 2000322761 A]

PUBLISHED: November 24, 2000 20001124)*

INVENTOR(s): NISHINO SEIJI

SHIONO TERUHIRO

HOSOMI TETSUO

APPLICANT(s): MATSUSHITA ELECTRIC IND CO LTD

APPL. NO.: 11-128581 [JP 99128581]

FILED: May 10, 1999 (19990510)

⑩ 日本国特許庁(JP)

①特許出願公開

⑫ 公 開 特 許 公 報 (A)

昭60-126881

@Int_Cl_4

識別記号

庁内整理番号

❸公開 昭和60年(1985)7月6日

H 01 S 3/18

7377-5F

審査請求 未請求 発明の数 1 (全 3頁)

図発明の名称 半導体レーザ装置

②特 顧 昭58-233666

20出 願 昭58(1983)12月13日

砂発 明 者 辻 伸 二 国分寺市東恋ケ窪1丁目280番地 株式会社日立製作所中 央研究所内

砂発 明 者 梶 村 俊 国分寺市東恋ケ窪1丁目280番地 株式会社日立製作所中

央研究所内

⑩発 明 者 茅 根 直 樹 国分寺市東恋ケ窪1丁目280番地 株式会社日立製作所中

央研究所内

砂発 明 者 藤 崎 芳 久 国分寺市東恋ケ窪1丁目280番地 株式会社日立製作所中

央研究所内

①出願人株式会社日立製作所②代理人 弁理士 中村 純之助 最終頁に続く 東京都千代田区神田駿河台4丁目6番地

明 細 書

- 1. 発明の名称
- 半導体 レーザ装置
- 2. 特許請求の範囲

横モード制御された複数個のレーザ発光部を同一面上に並置し、上記各レーザ発光部を周期性を有するブラッグ反射領域で光学的に結合した半導 体レーザ装置。

3. 発明の詳細な説明

〔発明の利用分野〕

本発明は光通信用光源や分光用光源に用いられる高出力半導体レーザ装置に関するものである。

〔発明の背景〕

半導体レーザ装置の高出力化をはかる従来の手段としては、複数個の半導体レーザ素子を並置し、かつこれらのレーザ素子同志を光学的に結合して達成させることがよく知られている。しかし単一モードの半導体レーザ装置では単なる光学的結合により高出力化することが困難であり実用化され

ていない。

(発明の目的)

本発明は、高出力動作が可能な縦単一モードの半導体レーザ装置を得ることを目的とする。

・〔発明の概要〕

上記の目的を達成するために本発明による半導体レーザ装置は、横モード制御された複数個のレーザ発光部を同一面上に並置し、上記各レーザ発光部を周期性を有するブラッグ反射領域で光学的に結合したものである。

(発明の実施例).

つぎの本発明の実施例を図面とともに説明する。第1図は本発明による半導体レーザ装置の一実施例を示す平面図、第2図は上記実施例のA-A断面図、第3図は上記実施例のB-B断面図である。上記実施例に示す半導体レーザ装置はレーザ発光部1と回折格子部2とにより構成されている。レーザ発光部1はそれぞれ横モード制御されたレーザ発光部1はそれぞれ横モード制御されたレーザ発光部1a~1cからなり、各レーザ発光部における断面構造の一例を第2図に示す。本実施例

はn型InP結晶3上に、He-Cdレーザによる干渉 露光法を用いてピッチ 2300Å、深さ 800Å の回折 格子31を作成したのち、液相エピタキシャル法を 用いて InGaAsPガイド層 4 (アンドープ、厚さ0.2 ~0.4 µm、組成 λ8~1.3 µm 相当)を形成した。つぎ に第1のH2SO4系エッチング液(H2SO4:H2O: H₂O₂=1:1:8)を用いて InGaAsP ガイド層 4 を 選択的にエッチングして除去したのち、上記除去 部についてはさらに第2のH2SO4系エッチング液 (H2SO4:H2O:H2O2=5:1:1) を用いてエッチン グして回折格子31を消失させた。この結晶に再度 液相エピタキシャル法を用いて、 InGaAsP 活性層 5 (フンドープ、厚さ 0.1~0.2 μm 、組成 λg~1.5 μm 相当)、InGaAsPアンチメルトバック層6(アン ドープ、厚さ 0.1 μm 、組成 λ8~1.3 μm 相当)、 p 型 InPクラッド層7(2n ドープ、キャリア濃度1 ×10 ¹⁸ cm ^{- 5}、厚さ 3~4 μm)、p型 InGaAsP表面層 8 (Zn ドープ、キャリア濃度 5×10¹⁸cm⁻³厚さ0.2 μm、 組成 18~1.15 μm 相当) を順次成長させて、レーザ 発光部1にダブルヘテロ構造を形成した。その後

上記実施例におけるレーザ発光部 1 が 20 個のBH 構造部からなる半導体レーザ装置において、出力 が 100 mW までの単一モード動作が可能であった。

上記実施例では n型 InP 結晶 3 上に回折格子31 を形成し、 InGaAsPガイド層 4 を設けたのち、上 記ガイド層4を選択的にエッチングで除去し、こ の除去部の回折格子31を再度エッチングして除い た結晶に、液相エピタキシャル法により活性層 5、 アンチメルトバック層6、クラッド層7、表面層 8 を順次根層して半導体レーザ装置を形成したが、 他の方法、例えばn型InP結晶3上にガイド層4、 活性層5、アンチメルトバック層6、クラッド層 7、表面層8を液相エピタキシャル法で順次積層 したのち、選択エッチングにより部分的に上記活 性層5までを除去し、この除去した部分に回折格 子31を形成して InGaAsP ガイド層 4 を積層し、そ の上に上記各半導体層を順次積層して埋込むこと によって半導体レーザ装置を形成しても、上記実 施例と同じ構造を有するため同様の作用効果が得 られる。

上記レーザ発光部1に幅 64mのストライプ状 の SiO2 膜を間隔 5~50μm ごとに形成し、このSiO2 膜をマスクにして Brメタノール溶液で蝕刻したの ち液相エピタキシャル法で積層する通常のBHレ ーザ装置形成法と同様の手法で、第3図にB-B 断面図として示すようなフィラメント状発光部を 屈折率が小さい結晶で囲まれたBH構造を得た。 この B H 構造の埋込み部は p 型 InP 層 71 (Zn ドー ブ、キャリア渡度 1×10¹⁸cm⁻³、厚さ 0.8 μm)、n 型 InP 層 72 (Teドープ、キャリア 濃度 1×10¹⁸cm-3) 厚さ 2~3 μm)、InGaAsP表面層 73 (アンドープ、 厚さ 0.2~0.3 μm、組成 λγ~1.15 μm相当とした。上 記のレーザ結晶を作成したのち、p側電極 9(Au /Cr)および n 側電極 10 (Au/Sn) を蒸着により 形成し、へき開を行って半導体レーザ装置を形成 した。上記の構造により同一面上に並置され横モ ード制御されたレーザ発光部が、その光電界がお よぶ範囲で、周期性を有するブラッグ領域で結合 されているため、縦単一モードのレーザ発振を髙 出力化することができる。

また上記実施例は InGaAsP/InP 系について記したが、例えば GaALAs/GaAs 系など結晶の材料は限定しない。

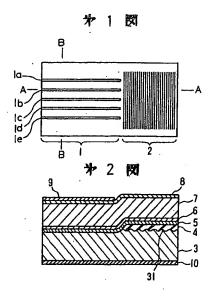
[発明の効果]

本発明による半導体レーザ装置は、機モード制御された複数個のレーザ発光部を同一面上に並置し、上記各レーザ発光部を周期性を有するブラク反射領域で光学的に結合したことにより、結合された上記レーザ発光部の数に対応して縦単るるとができる。

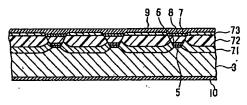
4. 図面の簡単な説明

第1図は本発明による半導体レーザ装置の一実 施例を示す平面図、第2図は上記実施例のA-A 断面図、第3図は上記実施例のB-B断面図であ る。

1 a、1 b、1 c、1 d、1 e … レーザ 発光部、31 …回 折格子(ブラッグ反射領域)。



* 3 图



第1頁の続き ②発 明 者 柏 田 泰 利 国分寺市東恋ケ窪1丁目280番地 株式会社日立製作所中 央研究所内 ②発 明 者 平 尾 元 尚 国分寺市東恋ケ窪1丁目280番地 株式会社日立製作所中 央研究所内

PATENT ABSTRACTS OF JAPAN

(11) Publication number: 60126881 A

(43) Date of publication of application: 06.07.85

(51) Int. CI

H01S 3/18

(21) Application number: 58233666

(22) Date of filing: 13.12.83

(71) Applicant: HITACHI LTD

(72) Inventor: TSUJI SHINJI

KAJIMURA TAKASHI KAYANE NAOKI **FUJISAKI YOSHIHISA** KASHIWADA YASUTOSHI

HIRAO MOTONAO

(54) SEMICONDUCTOR LASER DEVICE

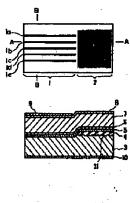
(57) Abstract:

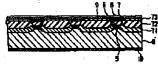
PURPOSE: To enable optical communication extending over a long distance by juxtaposing a plurality of laser light-emitting sections controlled in a transverse mode on the same surface, optically coupling each laser light-emitting section in a Bragg reflection region having periodicity and obtaining a longitudinal single mode enabling operation at a high output.

CONSTITUTION: A semiconductor laser device is constituted by a laser light- emitting section 1 consisting of laser light-emitting sections 1a~1e controlled in a transverse mode and a diffraction grating section 2. Several laser light-emitting section 1a~1e is formed in such a manner that a diffraction grating 31 is prepared on an N type crystal 3, a guide layer 4 is formed, the guide layer 4 is removed selectively through etching by an etching liquid, and an active layer 5, an anti-meltback layer 6, a clad layer 7 and a P type surface layer 8 are grown in succession through an epitaxial method. A P type layer 71, an N type layer 72 and a surface layer 73 are shaped as a laser crystal, and a P type electrode 9 and an N type electrode 10 are evaporated and shaped on both

surfaces.

COPYRIGHT: (C)1985, JPO& Japio





① 特許出願公開

@ 公開特許公報(A) 昭60-126881

@Int.Cl.4

識別記号

庁内整理番号

❸公開 昭和60年(1985)7月6日

H 01 S 3/18

7377-5F

審査請求 未請求 発明の数 1 (全 3頁)

②特 顧 昭58-233666

29出 願 昭58(1983)12月13日

79発明者 辻 伸 二

国分寺市東恋ヶ窪1丁目280番地 株式会社日立製作所中 央研究所内

^⑫発明者 梶村 俊

国分寺市東恋ケ窪1丁目280番地 株式会社日立製作所中

央研究所内

 国分寺市東恋ケ窪1丁目280番地 株式会社日立製作所中

央研究所内

⑫発明者 藤崎 芳久

国分寺市東恋ケ窪1丁目280番地 株式会社日立製作所中

央研究所内

①出 願 人 株式会社日立製作所 ②代 理 人 弁理士 中村 純之助 東京都千代田区神田駿河台4丁目6番地

明 細 魯

1. 発明の名称

半導体レーザ装置

2. 特許請求の範囲

横モード制御された複数個のレーザ発光部を同一面上に並置し、上記各レーザ発光部を周期性を 有するブラッグ反射領域で光学的に結合した半導 体レーザ装置。

3. 発明の詳細な説明

(発明の利用分野)

本発明は光通信用光源や分光用光源に用いられる高出力半導体レーザ装置に関するものである。

[発明の背景]

半導体レーザ装置の高出力化をはかる従来の手段としては、複数個の半導体レーザ案子を並置し、かつこれらのレーザ案子同志を光学的に結合して達成させることがよく知られている。しかし単ーモードの半導体レーザ装置では単なる光学的結合により高出力化することが困難であり実用化され

ていない。

〔発明の目的〕

本発明は、高出力動作が可能な縦単一モードの 半導体レーザ装置を得ることを目的とする。

・ 〔発明の概要〕

上記の目的を達成するために本発明による半導体レーザ装置は、横モード制御された複数個のレーザ発光部を同一面上に並置し、上記各レーザ発光部を周期性を有するブラッグ反射領域で光学的に結合したものである。

[発明の実施例]

つぎの本発明の実施例を図面とともに説明する。第1図は本発明による半導体レーザ装置の一実施例を示す平面図、第2図は上記実施例のA-A断面図、第3図は上記実施例のB-B断面図である。上記実施例に示す半導体レーザ装置はレーザ発光部1と回折格子部2とにより構成されている。レーザ発光部1はそれぞれ横モード制御されたレーザ発光部1はそれぞれ横モード制御されたレーザ発光部1はそれぞれ横モード制御されたレーザ発光部1はそれぞれ横モード制御されたレーザ発光部1の一例を第2図に示す。本実施例

はn型InP結晶3上に、He-Cdレーザによる干渉 露光法を用いてピッチ 2300Å、深さ 800Å の回折 格子31を作成したのち、液相エピタキシャル法を 用いて InGaAsPガイド層 4 (アンドープ、厚さ0.2 ~0.4 µm、組成 19~1.3 µm 相当)を形成した。つぎ に第1のH2SO4系エッチング液(H2SO4:H2O: H₂O₂=1:1:8)を用いて InGaAsP ガイド層 4 を 選択的にエッチングして除去したのち、上記除去 部についてはさらに第2のH2SO4系エッチング液 (H2SO4:H2O:H2O2=5:1:1) を用いてエッチン グレて回折格子31を消失させた。この結晶に再度 液相エピタキシャル法を用いて、 InGaAsP 活性層 5 (アンドープ、厚さ 0.1~0.2 μm 、組成 λg~1.5 μm 相当)、InGaAsPアンチメルトバック層6(アン ドーブ、厚さ 0.1 μm 、組成 λg~1.3 μm 相当)、 p 型 InPクラッド層7(Znドープ、キャリア濃度1 ×10 18 cm - 5、厚さ 3~4 μm)、 p型 InGaAsP表面層 8 (2n トープ、キャリア渡度 5×10¹⁸cm-3厚さ0.2 /m、 組成 λ8~1.15 μm 相当)を順次成長させて、レーザ 発光部1にダブルヘテロ構造を形成した。その後

上記実施例におけるレーザ発光部 1 が 20 個の BH 構造部からなる半導体レーザ装置において、出力が 100 mW までの単一モード動作が可能であった。

上記実施例ではn型 InP結晶 3 上に回折格子 31 を形成し、 InGaAsPガイド層 4 を設けたのち、上 記ガイド層4を選択的にエッチングで除去し、こ の除去部の回折格子31を再度エッチングして除い た結晶に、液相エピタキシャル法により活性層 5、 アンチメルトバック層6、クラッド層7、表面層 8 を順次 樹層して半導体レーザ装置を形成したが、 他の方法、例えばn型 InP 結晶3上にガイド層4、 活性層5、アンチメルトバック層6、クラッド層 7、表面層8を液相エピタキシャル法で順次積層 したのち、選択エッチングにより部分的に上記活 性層5までを除去し、この除去した部分に回折格 子 31 を形成して InGaAsP ガイド層 4 を費層し、そ の上に上記各半導体層を順次積層して埋込むこと によって半導体レーザ装置を形成しても、上記実 施例と同じ構造を有するため同様の作用効果が得 られる。

上記レーザ発光部1に幅64mのストライプ状の SiO₂ 膜を間隔 5~50 μm ごとに形成し、この SiO₂ 膜をマスクにしてBrメタノール溶液で触刻したの ち液相エピタキシャル法で積層する通常のBHレ ーザ装置形成法と同様の手法で、第3回にB-B 断面図として示すようなフィラメント状発光部を 屈折率が小さい結晶で囲まれたBH構造を得た。 この B H 構造の埋込み部は p 型 InP 層 71 (Zn ドー プ、キャリア濃度 1×10¹⁸cm⁻³、厚さ 0.8 μm)、n 型 InP層 72 (Teドープ、キャリア濃度 1×10¹⁸cm⁻³、 厚さ 2~3μm)、InGaAsP表面層 73 (アンドープ、 厚さ 0.2~0.3 μm、組成 λ8~1.15 μm相当とした。上 記のレーザ結晶を作成したのち、 p 側電極 9 (Au /Cr) および n 側電極 10 (Au/Sn) を蒸着により 形成し、へき開を行って半導体レーザ装置を形成 した。上記の構造により同一面上に並置され機モ - ド制御されたレーザ発光部が、その光電界がお よぶ範囲で、周期性を有するプラッグ領域で結合 されているため、縦単一モードのレーザ発振を高 出力化することができる。

また上記実施例は InGaAsP/InP 系について記したが、例えば GaALAs/GaAs 系など結晶の材料は限定しない。

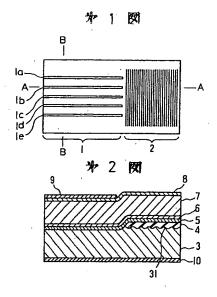
[発明の効果]

本発明による半導体レーザ装置は、横モード制御された複数個のレーザ発光部を同一面上に並置し、上記各レーザ発光部を周期性を有するブラッグ反射領域で光学的に結合したことにより、結合された上記レーザ発光部の数に対応して縦単一モードのレーザ発振を高出力化することができる。 距離光通信を可能にする半導体レーザ装置を得ることができる。

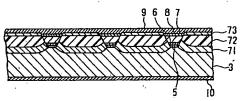
4. 図面の簡単な説明

第1図は本発明による半導体レーザ装置の一実施例を示す平面図、第2図は上記実施例のA-A 断面図、第3図は上記実施例のB-B断面図である。

1 a、1 b、1 c、1 d、1 e … レーザ発光部、31…回 折格子(ブラッグ反射領域)。







第1頁の続き

②発 明 者 柏 田 泰 利 国分寺市東恋ヶ窪1丁目280番地 株式会社日立製作所中央研究所内

③発 明 者 平 尾 元 尚 国分寺市東恋ヶ窪1丁目280番地 株式会社日立製作所中央研究所内